

Основные особенности

- Однополярное включение:
напряжение питания $VDDA = 5,0 \text{ В}$;
- Двухполярное включение:
положительное напряжение
питания $VDDA = 2,5 \text{ В}$;
отрицательное напряжение
питания $VSSA = -2,5 \text{ В}$.
- Коммутируемое напряжение
от $VSSA - 0,3 \text{ В}$ до $VDDA + 0,3 \text{ В}$;
- Коммутируемый ток не более 20 мА ;
- Сопротивление открытого ключа 25 Ом ;
- Задержка переключения 25 нс ;
- Ток утечки закрытого ключа:
по входу не более $0,1 \text{ мкА}$;
по выходу не более $0,3 \text{ мкА}$.
- Температурный диапазон
от -60°C до $+125^\circ\text{C}$;
- Стойкость к СВВФ.



Рисунок 3. Внешний вид
микросхемы 5400TP045-030



Рисунок 4. Внешний вид
микросхемы 5400TP045A-030

ГГ – год выпуска,
НН – неделя
выпуска

ГГ – год выпуска,
НН – неделя
выпуска

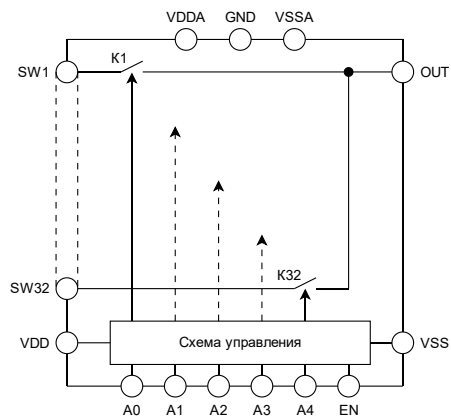


Рисунок 1. Структурная схема 5400TP045-030

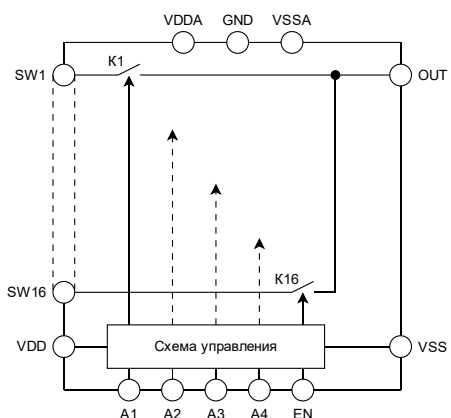


Рисунок 2. Структурная схема 5400TP045A-030

Общее описание

Микросхема 5400TP045-030 (5400TP045A-030) – низковольтный 32-х (16-ти) канальный аналоговый мультиплексор с дешифратором. Микросхема выполнена на базе радиационно-стойкого аналого-цифрового БМК 5400TP04 по технологии КНИ.

Микросхема осуществляет коммутацию одного из 32-х (16-ти) входов на общий выход в соответствии с управляющими сигналами A4, A3, A2, A1, A0.

Диапазон коммутируемого напряжения от $VSSA - 0,3 \text{ В}$ до $VDDA + 0,3 \text{ В}$.

В микросхеме реализована функция «разрешения»: при $EN = «0»$ все ключи закрыты вне зависимости от состояния управляющих выводов A4, A3, A2, A1, A0.

Микросхемы 5400TP045-030 и 5400TP045A-030 имеют в своей основе идентичные кристаллы и отличаются только типом корпуса:

– 5400TP045-030 выполнена в 48-ми выводном металлокерамическом корпусе 5142.48-A;

– 5400TP045A-030 выполнена в 28-ми выводном металлокерамическом корпусе МК 5123.28-1.01.

Электрические параметры микросхемы

Таблица 1. Электрические характеристики (температурный диапазон от – 60°C до +125°C)

Параметр, единица измерения	Норма параметра		
	не менее	типовое	не более
Однополярное включение: напряжение аналогового питания (VDDA), В	4,5	5,0	5,25
Двухполярное включение: положительное напряжение питания (VDDA), В	2,25	2,5	2,625
отрицательное напряжение питания (VSSA), В	–2,625	–2,5	–2,25
Напряжение цифрового питания (VDD), В	1,6	1,8	2,0
	2,25	2,5	2,75
	3,0	3,3	3,6
	4,5	5,0	5,25
Напряжение низкого уровня цифровых управляющих сигналов (A0, A1, A2, A3, A4, EN), В		0	0,4
Напряжение высокого уровня цифровых управляющих сигналов (A0, A1, A2, A3, A4, EN), В	VDD–0,4 ⁽¹⁾	VDD	
Коммутируемое напряжение, В	VSSA–0,3		VDDA+0,3
Сопротивление открытого ключа, Ом		25	50
Ток утечки закрытого ключа по входу, мкА			0,1
Ток утечки закрытого ключа по выходу, мкА			0,3
Ток потребления по выводу VDDA, мкА		0,5	10
Ток потребления по выводу VSSA, мкА		0,2	10
Ток потребления по выводу VDD, мкА		0,05	10
Входной ток сигналов управления, мкА			0,3
Время включения, нс		25	50
Примечание: 1) Не менее 1,6 В			

Электростатическая защита

Микросхема имеет встроенную защиту от электростатического разряда до 1000 В по модели человеческого тела. Требуется мер предосторожности.

Предельно-допустимые и предельные режимы эксплуатации

Таблица 2. Предельно-допустимые и предельные режимы эксплуатации

Параметр, единица измерения	Предельно-допустимый режим		Предельный режим	
	не менее	не более	не менее	не более
Однополярное включение: напряжение питания (VDDA), В	4,5	5,25	-0,3	5,5
Двухполярное включение: положительное напряжение питания (VDDA), В	0	2,625	-0,15	2,75
отрицательное напряжение питания (VSSA), В	-2,625	0	-2,75	0,15
Напряжение цифрового питания (VDD), В	1,6	5,25	-0,3	5,5
Напряжение низкого уровня цифровых управляющих сигналов (A0, A1, A2, A3, A4, EN), В	0	0,4	-0,3	VDD
Напряжение высокого уровня цифровых управляющих сигналов (A0, A1, A2, A3, A4, EN), В	VDD-0,4 ⁽¹⁾	VDD	-0,3	VDD
Коммутируемое напряжение (SW1...SW32), В	VSSA-0,3	VDDA+0,3	VSSA-0,35	VDDA+0,35
Коммутируемый ток, мА	-	20	-	25
Температура эксплуатации, °С	-60	+125	-60	+150
Примечание: 1) Не менее 1,6 В				

Конфигурация и функциональное описание выводов

Таблица 3. Функциональное описание выводов микросхемы 5400TP045-030

№ вывода	Наименование вывода	Назначение вывода
1	SW6	Аналоговый вход 6
2	SW7	Аналоговый вход 7
3	SW8	Аналоговый вход 8
4	SW9	Аналоговый вход 9
5	SW10	Аналоговый вход 10
6	SW11	Аналоговый вход 11
7	SW12	Аналоговый вход 12
8	SW13	Аналоговый вход 13
9	SW14	Аналоговый вход 14
10	SW15	Аналоговый вход 15
11	SW16	Аналоговый вход 16
12	OUT	Аналоговый выход
13	SW17	Аналоговый вход 17
14	SW18	Аналоговый вход 18
15	SW19	Аналоговый вход 19
16	SW20	Аналоговый вход 20
17	SW21	Аналоговый вход 21
18	SW22	Аналоговый вход 22
19	SW23	Аналоговый вход 23
20	SW24	Аналоговый вход 24
21	SW25	Аналоговый вход 25
22	SW26	Аналоговый вход 26
23	SW27	Аналоговый вход 27
24	SW28	Аналоговый вход 28
25	SW29	Аналоговый вход 29
26	SW30	Аналоговый вход 30
27	SW31	Аналоговый вход 31
28	SW32	Аналоговый вход 32
29	VSSA	Вывод отрицательного аналогового напряжения питания
30, 37	VSS	Вывод отрицательного цифрового напряжения питания
31	A0	Управляющий вход 0
32	A1	Управляющий вход 1
33	A2	Управляющий вход 2
34, 38, 39	NC	Вывод не используется
35	A3	Управляющий вход 3
36	A4	Управляющий вход 4
40	EN	Вход «разрешение»
41	GND	Общий вывод
42	VDD	Вывод положительного цифрового напряжения питания

№ вывода	Наименование вывода	Назначение вывода
43	VDDA	Вывод положительного аналогового напряжения питания
44	SW1	Аналоговый вход 1
45	SW2	Аналоговый вход 2
46	SW3	Аналоговый вход 3
47	SW4	Аналоговый вход 4
48	SW5	Аналоговый вход 5

Таблица 4. Функциональное описание выводов микросхемы 5400TP045A-030

№ вывода	Наименование вывода	Назначение вывода
1	A3	Управляющий вход 3
2	A4	Управляющий вход 4
3	EN	Вход «Разрешение»
4	GND	Общий вывод
5	VDD	Вывод положительного цифрового напряжения питания
6	VDDA	Вывод положительного аналогового напряжения питания
7	SW1	Аналоговый вход 1
8	SW2	Аналоговый вход 2
9	SW3	Аналоговый вход 3
10	SW4	Аналоговый вход 4
11	SW5	Аналоговый вход 5
12	SW6	Аналоговый вход 6
13	SW7	Аналоговый вход 7
14	SW8	Аналоговый вход 8
15	OUT	Аналоговый выход
16	SW9	Аналоговый вход 9
17	SW10	Аналоговый вход 10
18	SW11	Аналоговый вход 11
19	SW12	Аналоговый вход 12
20	SW13	Аналоговый вход 13
21	SW14	Аналоговый вход 14
22	SW15	Аналоговый вход 15
23	SW16	Аналоговый вход 16
24	VSSA	Вывод отрицательного аналогового напряжения питания
25, 26	VSS	Вывод отрицательного цифрового напряжения питания
27	A1	Управляющий вход 1
28	A2	Управляющий вход 2

Типовые характеристики

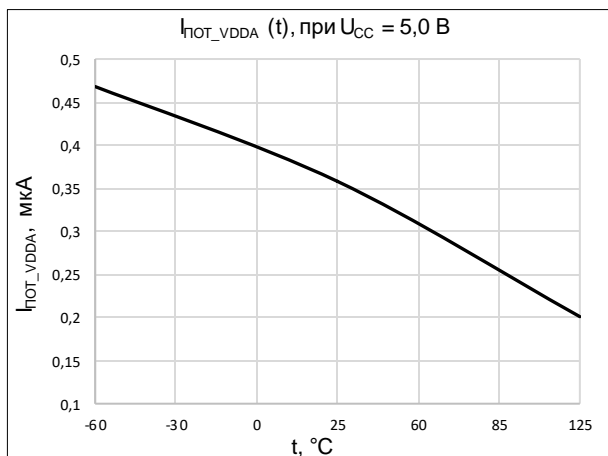


Рисунок 5. Зависимость тока потребления от температуры

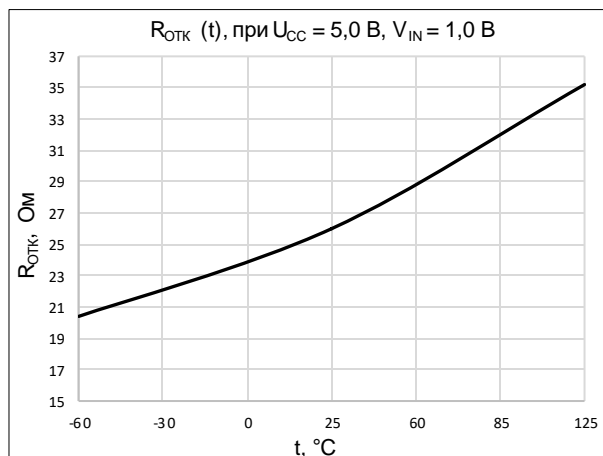


Рисунок 6. Зависимость сопротивления открытого ключа от температуры

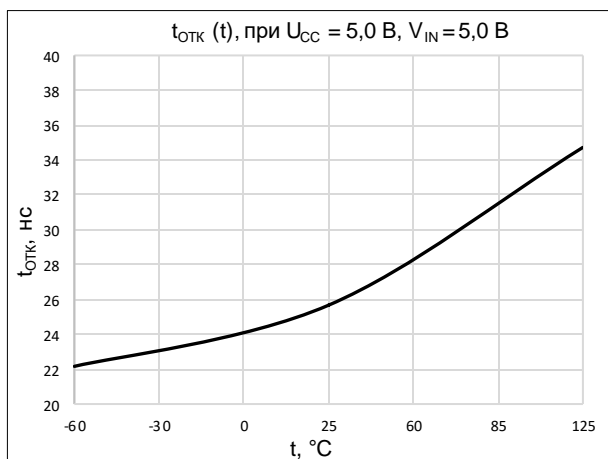


Рисунок 7. Зависимость времени включения от температуры

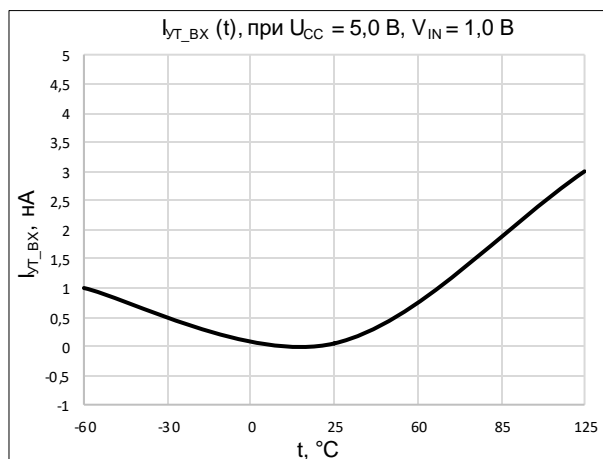


Рисунок 8. Зависимость входного тока утечки от температуры

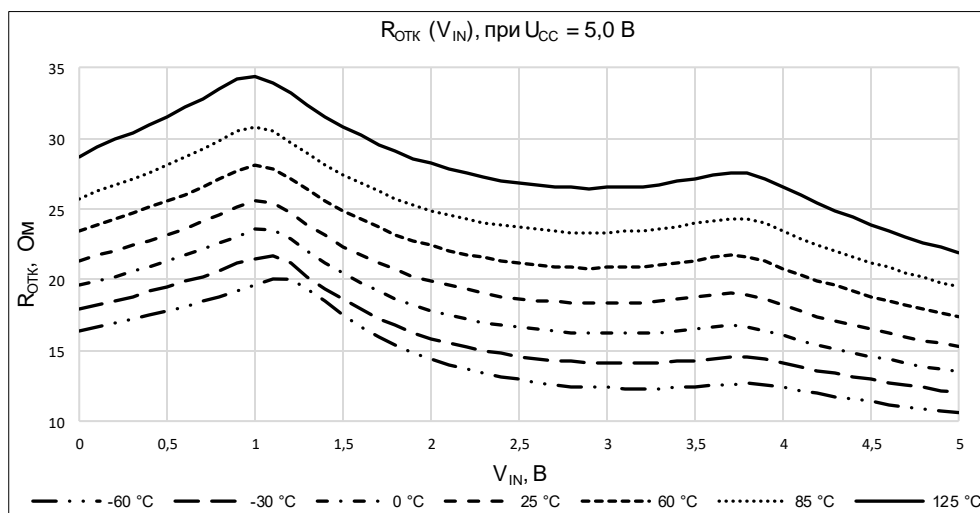


Рисунок 9. Зависимость сопротивления открытого ключа от коммутируемого напряжения при различных значениях температуры

Временные диаграммы

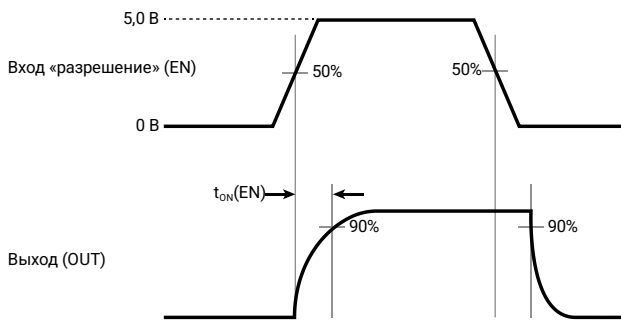


Рисунок 10. Диаграмма времени задержки при переключении сигнала разрешения (EN)

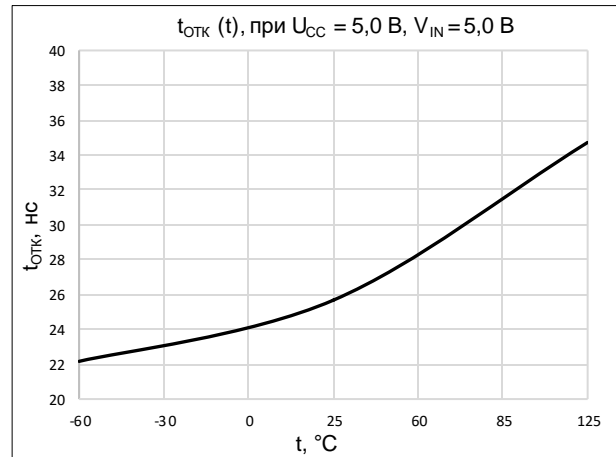


Рисунок 11. Зависимость времени включения от температуры

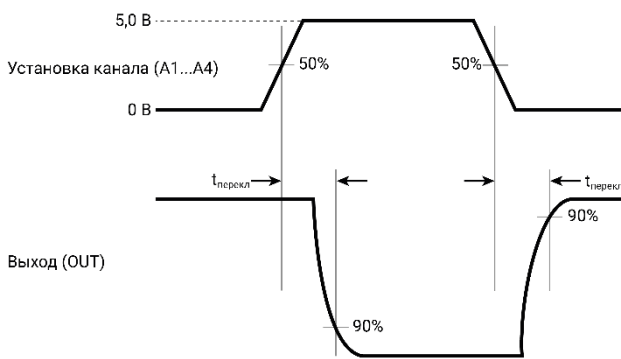


Рисунок 12. Диаграмма задержки переключения каналов

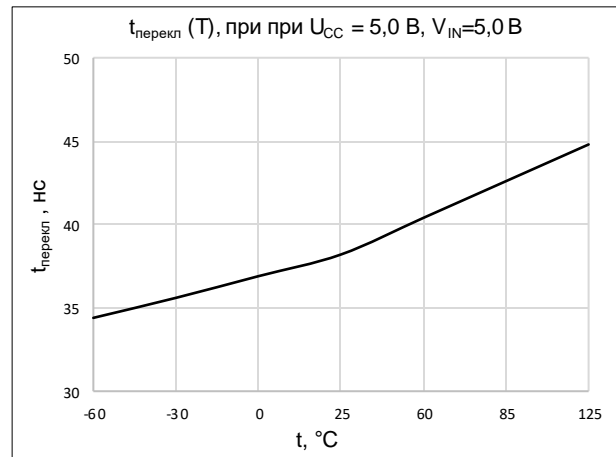


Рисунок 13. Зависимость времени переключения каналов от температуры

Таблица 5. Справочные данные

Параметр, единица измерения	Норма параметра		
	не менее	типовое	не более
Время задержки при переключении EN из лог. «0» в лог. «1» (t _{ON}), нс		25	50
Время задержки при переключении канала (t _{перекл.}), нс		35	50

Рекомендуемая схема применения

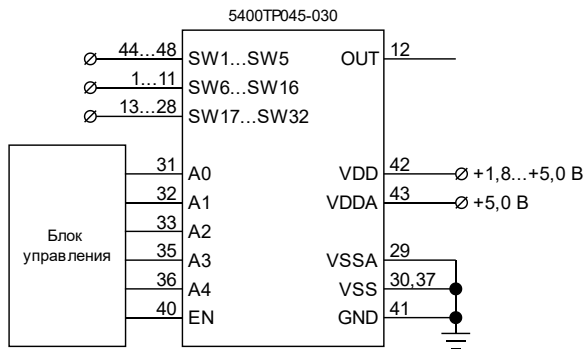


Рисунок 14. Рекомендуемая схема применения микросхемы 5400TP045-030 при однополярном включении

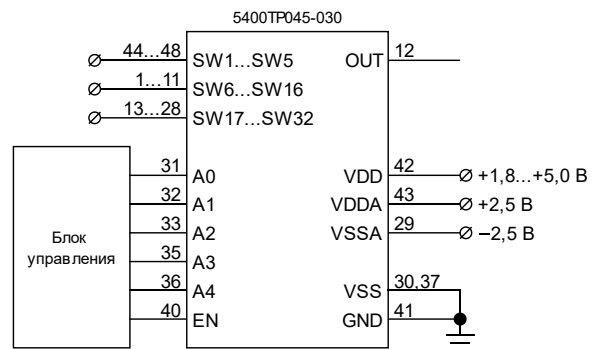


Рисунок 15. Рекомендуемая схема применения микросхемы 5400TP045-030 при двухполярном включении

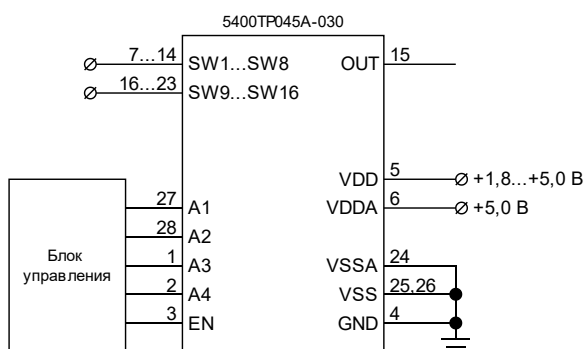


Рисунок 16. Рекомендуемая схема применения микросхемы 5400TP045A-030 при однополярном включении

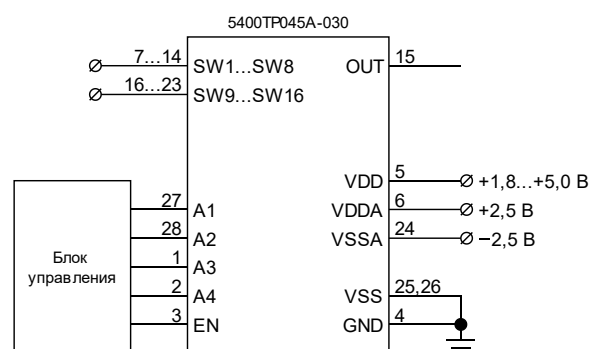


Рисунок 17. Рекомендуемая схема применения микросхемы 5400TP045A-030 при двухполярном включении

Описание функционирования микросхемы

Микросхема 5400TP045-030 (5400TP045A-030) – низковольтный 32-х (16-ти) каналный аналоговый мультиплексор с дешифратором.

Допускается как однополярное, так и двухполярное питание (GND – общий вывод).

При однополярном включении:

напряжение питания $VDDA = 5,0$ В.

При двухполярном включении:

положительное напряжение питания $VDDA = +2,5$ В;

отрицательное напряжение питания $VSSA = -2,5$ В.

Диапазон коммутируемого напряжения от $VSSA - 0,3$ В до $VDDA + 0,3$ В.

Выбор канала осуществляется с помощью управляющих сигналов A4, A3, A2, A1, A0. Уровень лог. «1» управляющих сигналов определяется напряжением на выводе VDD.

В микросхеме реализована функция «разрешения»: при $EN = «0»$ все ключи закрыты вне зависимости от состояния управляющих выводов A4, A3, A2, A1, A0.

Таблица 6. Таблица истинности микросхемы 5400TP045-030

A4	A3	A2	A1	A0	EN	Состояние ключей
X	X	X	X	X	0	Все ключи разомкнуты
0	0	0	0	0	1	SW1 замкнут (открыт)
0	0	0	0	1	1	SW2 замкнут (открыт)
0	0	0	1	0	1	SW3 замкнут(открыт)
0	0	0	1	1	1	SW4 замкнут (открыт)
0	0	1	0	0	1	SW5 замкнут (открыт)
0	0	1	0	1	1	SW6 замкнут (открыт)
0	0	1	1	0	1	SW7 замкнут (открыт)
0	0	1	1	1	1	SW8 замкнут (открыт)
0	1	0	0	0	1	SW9 замкнут (открыт)
0	1	0	0	1	1	SW10 замкнут (открыт)
0	1	0	1	0	1	SW11 замкнут (открыт)
0	1	0	1	1	1	SW12 замкнут (открыт)
0	1	1	0	0	1	SW13 замкнут (открыт)
0	1	1	0	1	1	SW14 замкнут (открыт)
0	1	1	1	0	1	SW15 замкнут (открыт)
0	1	1	1	1	1	SW16 замкнут (открыт)
1	0	0	0	0	1	SW17 замкнут (открыт)
1	0	0	0	1	1	SW18 замкнут (открыт)
1	0	0	1	0	1	SW19 замкнут (открыт)
1	0	0	1	1	1	SW20 замкнут (открыт)
1	0	1	0	0	1	SW21 замкнут (открыт)
1	0	1	0	1	1	SW22 замкнут (открыт)
1	0	1	1	0	1	SW23 замкнут (открыт)
1	0	1	1	1	1	SW24 замкнут (открыт)
1	1	0	0	0	1	SW25 замкнут (открыт)
1	1	0	0	1	1	SW26 замкнут (открыт)
1	1	0	1	0	1	SW27 замкнут (открыт)
1	1	0	1	1	1	SW28 замкнут (открыт)
1	1	1	0	0	1	SW29 замкнут (открыт)
1	1	1	0	1	1	SW30 замкнут (открыт)
1	1	1	1	0	1	SW31 замкнут (открыт)
1	1	1	1	1	1	SW32 замкнут (открыт)

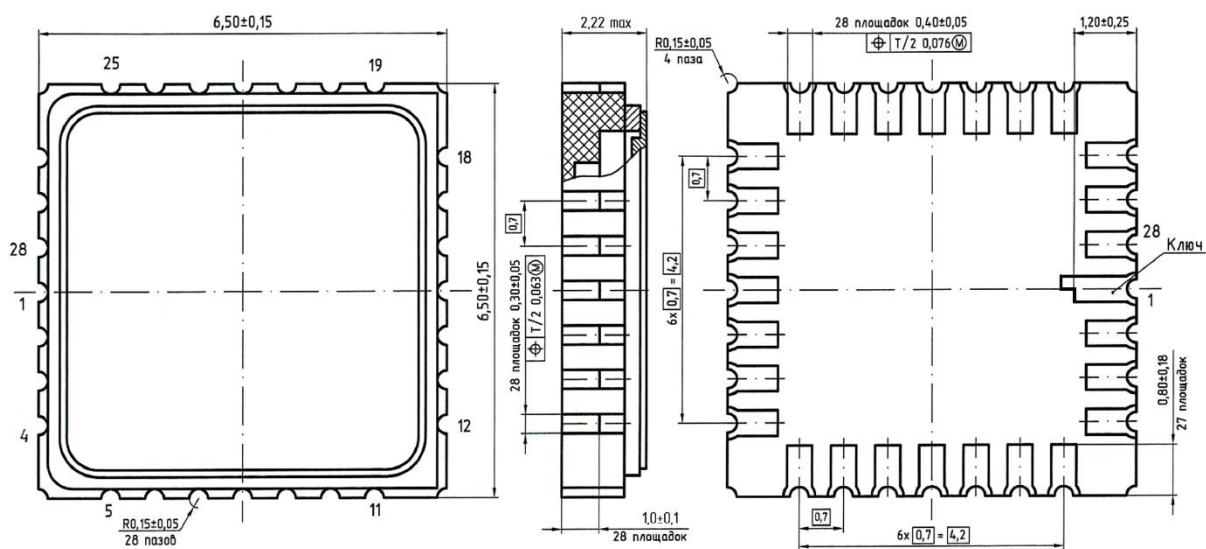
Примечание:
1 – высокий уровень сигнала;
0 – низкий уровень сигнала;
X – любой уровень сигнала.

Таблица 7. Таблица истинности микросхемы 5400TP045A-030

A4	A3	A2	A1	EN	Состояние ключей
X	X	X	X	0	Все ключи разомкнуты
0	0	0	0	1	SW1 замкнут (открыт)
0	0	0	1	1	SW2 замкнут (открыт)
0	0	1	0	1	SW3 замкнут (открыт)
0	0	1	1	1	SW4 замкнут (открыт)
0	1	0	0	1	SW5 замкнут (открыт)
0	1	0	1	1	SW6 замкнут (открыт)
0	1	1	0	1	SW7 замкнут (открыт)
0	1	1	1	1	SW8 замкнут (открыт)
1	0	0	0	1	SW9 замкнут (открыт)
1	0	0	1	1	SW10 замкнут (открыт)
1	0	1	0	1	SW11 замкнут (открыт)
1	0	1	1	1	SW12 замкнут (открыт)
1	1	0	0	1	SW13 замкнут (открыт)
1	1	0	1	1	SW14 замкнут (открыт)
1	1	1	0	1	SW15 замкнут (открыт)
1	1	1	1	1	SW16 замкнут (открыт)

Примечание:
 1 – высокий уровень сигнала;
 0 – низкий уровень сигнала;
 X – любой уровень сигнала.

Габаритный чертеж



1. * Размеры для справок.

2. Нумерация выводных площадок показана условно.

Рисунок 18. Габаритный чертеж корпуса МК 5123.28-1.01 (размеры в мм)

Информация для заказа

Обозначение	Маркировка	Корпус	Температурный диапазон
Категория качества «ВП»			
5400TP045-030 АЕНВ.431260.237ТУ карта заказа КФЦС.431260.001-030Д16	5400TP045-030	5142.48-A	– 60°C...+125°C
5400TP045A-030 АЕНВ.431260.237ТУ карта заказа КФЦС.431260.003-030Д16	045A-030	МК 5123.28-1.01	– 60°C...+125°C
Категория качества «ОТК»			
K5400TP045-030 КФЦС.431000.001ТУ КФЦС.431260.001.01СП карта заказа КФЦС.431260.001.01-030Д16	K5400TP045-030	5142.48-A	– 60°C...+125°C
K5400TP045A-030 КФЦС.431000.001ТУ КФЦС.431260.001.01СП карта заказа КФЦС.431260.003.01-030Д16	K045A-030	МК 5123.28-1.01	– 60°C...+125°C

Микросхемы категории качества «ВП» маркируются ромбом.

Микросхемы категории качества «ОТК» маркируются буквой «К».

