

Оглавление

Приложение Б	2
Спецификация по программированию микросхемы 5400TC015.....	2
Описание отладочной платы	2
Описание DCSProg-6.....	4
Электрическая схема отладочной платы КФЦС.441461.195	5
Основные разделы DCSProg-6.....	9
Помощь	9
Микросхема	9
VDD	9
Режим	9
GCLK.....	9
5400PT015	9
Конфигурационная память	10
Тактирование	11
Общая информация	11
Настройка цифровой конфигурационной памяти	12
Переключение режимов работы.....	13
Создание конфигурации для микросхемы памяти 5400PT015.....	14
Загрузка конфигурации и программирование ПЛИС с помощью внешней памяти 5400PT015	15
Программирование микросхемы в режиме SOFT	16
Пример тестовой прошивки	18
Программирование микросхемы в режиме HARD.....	20
Обновление программного обеспечения	22
Ошибки и их решение.....	23
Лист регистрации изменений	26

Приложение Б

Спецификация по программированию микросхемы 5400TC015

Состав отладочного комплекта КФЦС.441461.245 для микросхемы 5400TC015:

- Отладочная плата КФЦС.441461.195 (Рисунок 1);
- USB-кабель для подключения отладочной платы к ПК;
- Блок питания отладочной платы;
- ПО XCAD для синтеза зашивки ПЛИС;
- ПО DCSProg-6 для программирования микросхемы.

Описание отладочной платы

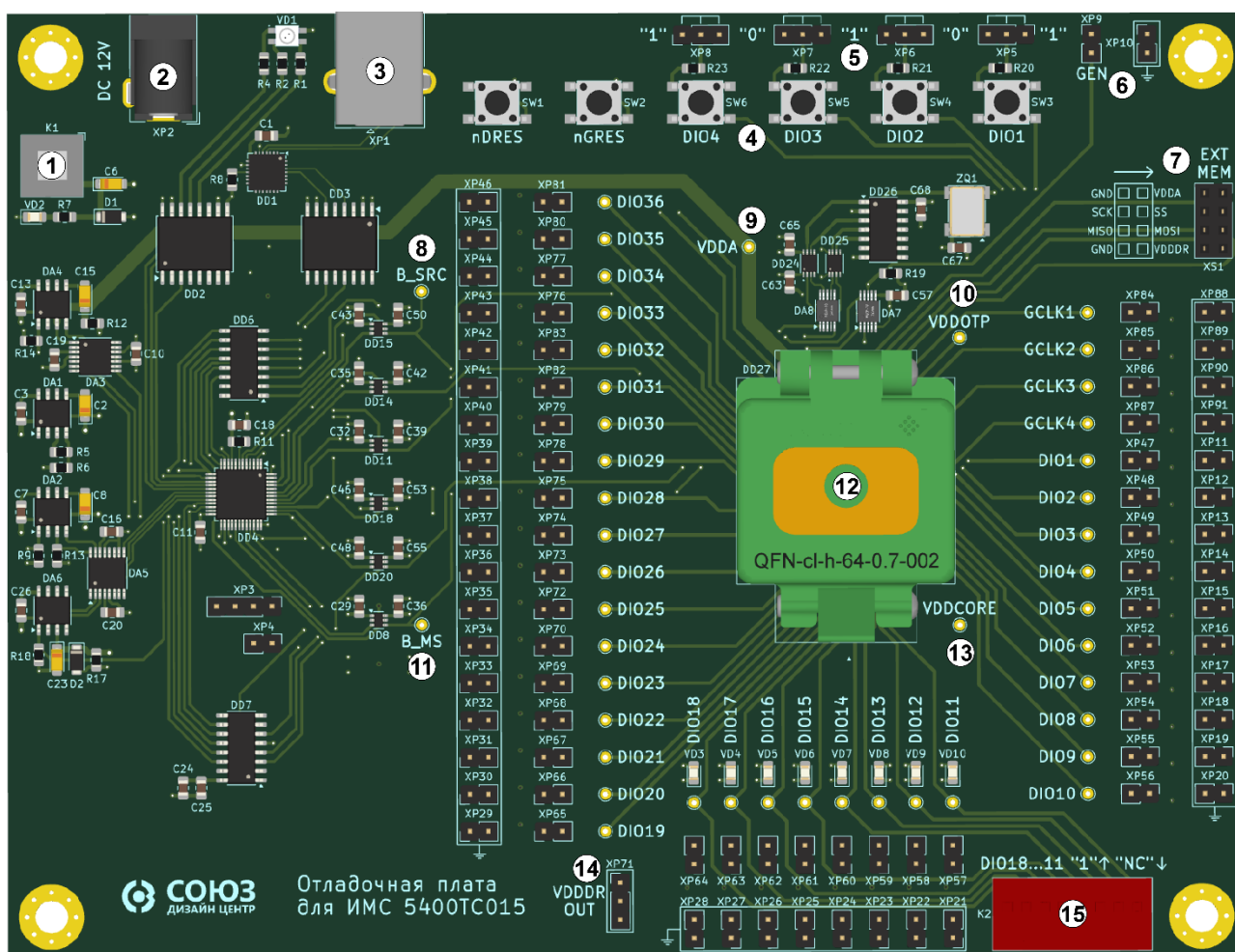


Рисунок 1. Отладочная плата КФЦС.441461.195

1 – (K1): Кнопка включения питания.

2 – (DC 12V): Разъём блока питания для подачи напряжения на плату.

3 – (XP1): Разъём для подключения платы к ПК.

4 – (SW1...SW6):

- nDRES - Кнопка программного сброса. Обеспечивает сброс цифровой части микросхемы.
- nGRES - Кнопка аппаратного сброса. Позволяет сбросить микросхему к её исходному состоянию.

- DIO4...DIO1 – Кнопки для одновременной подачи лог. «1» или лог. «0» (в зависимости от установленного джампера XP5...XP8) на соответствующий вывод.

5 – (**XP5...XP8**): Выводы для подключения джамперов. Устанавливает уровень сигнала, который будет подан на выводы DIO1...DIO4.

6 – (**GEN**): Выводы для подключения внешнего генератора тактового сигнала.

7 – (**EXT MEM**): Выводы для работы с внешней памятью.

8 – (**B.SRC**): Тестовый выход для проверки текущего интерфейса загрузки данных в ОЗУ при B.MS = 1 (лог. «0» – внутреннее ПЗУ, лог. «1» – чтение по SPI из внешней микросхемы памяти).

9 – (**VDDA**): Тестовый выход для проверки напряжения питания аналоговой части микросхемы.

10 – (**VDDOTP**): Тестовый выход для проверки напряжения питания ПЗУ.

11 – (**B.MS**): Тестовый выход для проверки текущего режима работы программирования ПЛИС (лог. «0» – программирование через JTAG, лог. «1» – Self-programmer).

12 – (**DD27**): Контактирующие устройство для установки микросхемы.

13 – (**VDDCORE**): Тестовый выход для проверки питания ядра ПЛИС.

14 – (**VDDDDR OUT**): Выводы для подачи напряжения VDDDDR на выводы DIO или внешние элементы.

15 – (**K2**): Переключатель для установки постоянного уровня лог.1 на выводы DIO18...DIO11.

Описание DCSProg-6

Программное обеспечение DCSProg-6 предназначено для программирования микросхемы.

Загрузить архив DCSProg-6 можно с сайта компании <https://dcsoyuz.ru> (раздел «Программное обеспечение»). Доступ к разделу «Программное обеспечение» предоставляется по запросу на электронную почту support@dcsoyuz.ru.

При распаковке архива используйте пути, содержащие только латинские буквы, цифры и символы, безопасные для файловых систем (например, C:\path\to\directory).

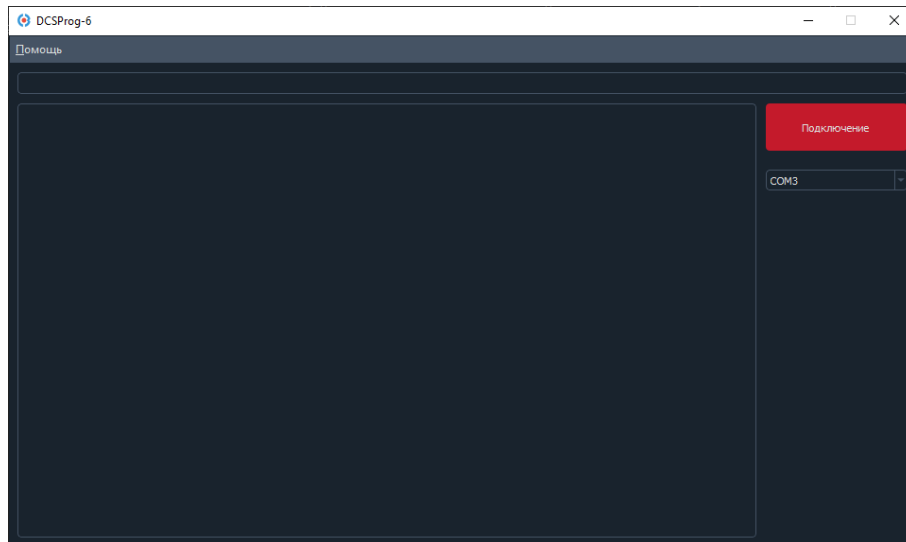


Рисунок 2. Внешний вид ПО при первом запуске

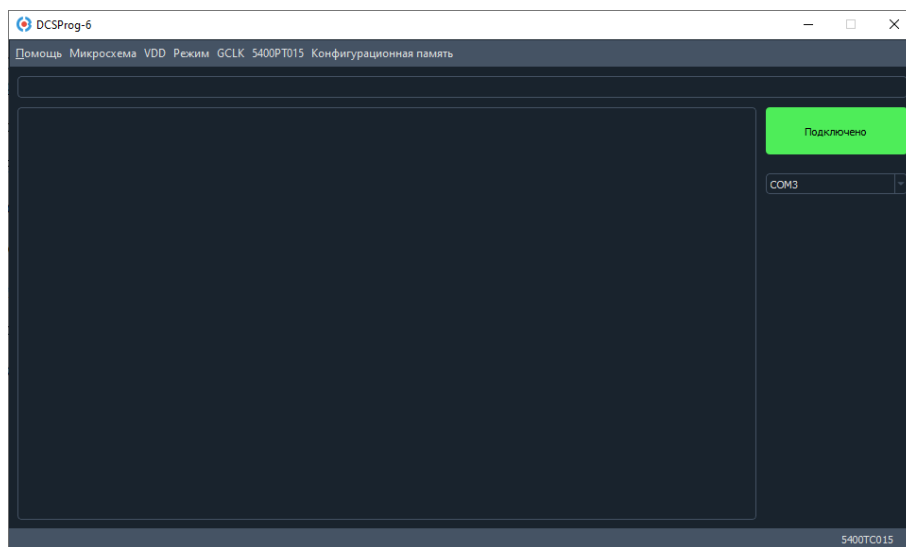


Рисунок 3. Внешний вид ПО при активном подключении отладочной платы

Электрическая схема отладочной платы КФЦС.441461.195

Таблица 1. Перечень элементов отладочной платы

Обозначение элемента	Название/Тип	Номинал
C1, C4, C10...C12, C14, C16, C19...C21, C25, C28 ... C46, C48...C53, C55... C71, C73, C74, C76, C77	Конденсатор керамический 0805, X7R, 50 В, 10%	0,1 мкФ
C3, C7, C13, C17, C22, C24, C26, C27, C70, C72, C75	Конденсатор керамический 0805, X7R, 50 В, 10%	1 мкФ
C2, C6, C8, C15, C23	Конденсатор танталовый SMD A, 16 В, 10%	10 мкФ
C5, C9	Конденсатор керамический 0805, X7R, 50 В, 10%	4,7 мкФ
C18	Конденсатор керамический 0805, X7R, 50 В, 10%	10 нФ
R31, R32, R35, R36, R38...R49, R52...R75	Резистор 0805, 5%	100 Ом
R4, R20...R23, R26, R27...R30, R33, R34, R37	Резистор 0805, 5%	1 кОм
R8, R9, R11, R14, R18, R19, R24, R25, R50, R51, R84	Резистор 0805, 5%	10 кОм
R76...R83	Резистор 0805, 5%	100 кОм
R10, R15, R16	Резистор 0805, 5%	4,7 кОм
R12, R13, R17	Резистор 0805, 5%	510 Ом
R1, R2	Резистор 0805, 5%	620 Ом
R5, R7	Резистор 0805, 5%	2 кОм
R3	Резистор 0805, 5%	5,1 кОм
R6	Резистор 0805, 5%	1,2 кОм
R85	Резистор 0805, 5%	Перемычка
D3...D42	Диод BAT54S	—
D1	Диод SMF12A	—
D2	Диод SMF9.0A	—
SW1...SW6	Кнопка KLS7-TS6604	—
XP4, XP9...XP70, XP72...XP91	Вилка штыревая 2,54мм	—
DD8...DD18, DD20, DD21	Микросхема SN74LVC1T45DCK	—
VD2...VD10	Светодиод FYLS-0805	—
XP5...XP8, XP71	Вилка штыревая 2.54мм	—
DA1, DA2, DA4, DA6	Микросхема MIC39102YM	—
DA7, DA8	Микросхема ADG704	—
DD2, DD3	Микросхема ADUM1401xRW	—
DD6, DD7	Микросхема 74HC595D	—
DD22, DD23	Микросхема SN74LVC1G14DBV	—
DD24, DD25	Микросхема SN74LVC2T45DCUR	—
DA3	Микросхема AD5260	—
DA5	Микросхема AD5262	—
DD1	Микросхема CP2102N	—

DD4	Микросхема STM32F302CBT	–
DD5	Микросхема 24AA02-OT	–
DD26	Микросхема SN74HC393D	–
DD27	Микросхема 5400TC015	–
K1	Кнопка KLS7-P8.5x8.5-1	–
K2	Переключатель DS1040-08RN	–
VD1	Светодиод TO-3228BC-MRPBGHF	–
XP1	Разъем USB тип В розетка	–
XP2	Гнездо питания DS-261A	–
XP3	Вилка штыревая 2.54мм	–
XS1	Гнездо штыревое 2.54мм	–
ZQ1	Кварцевый генератор SMD07050C4	16 МГц

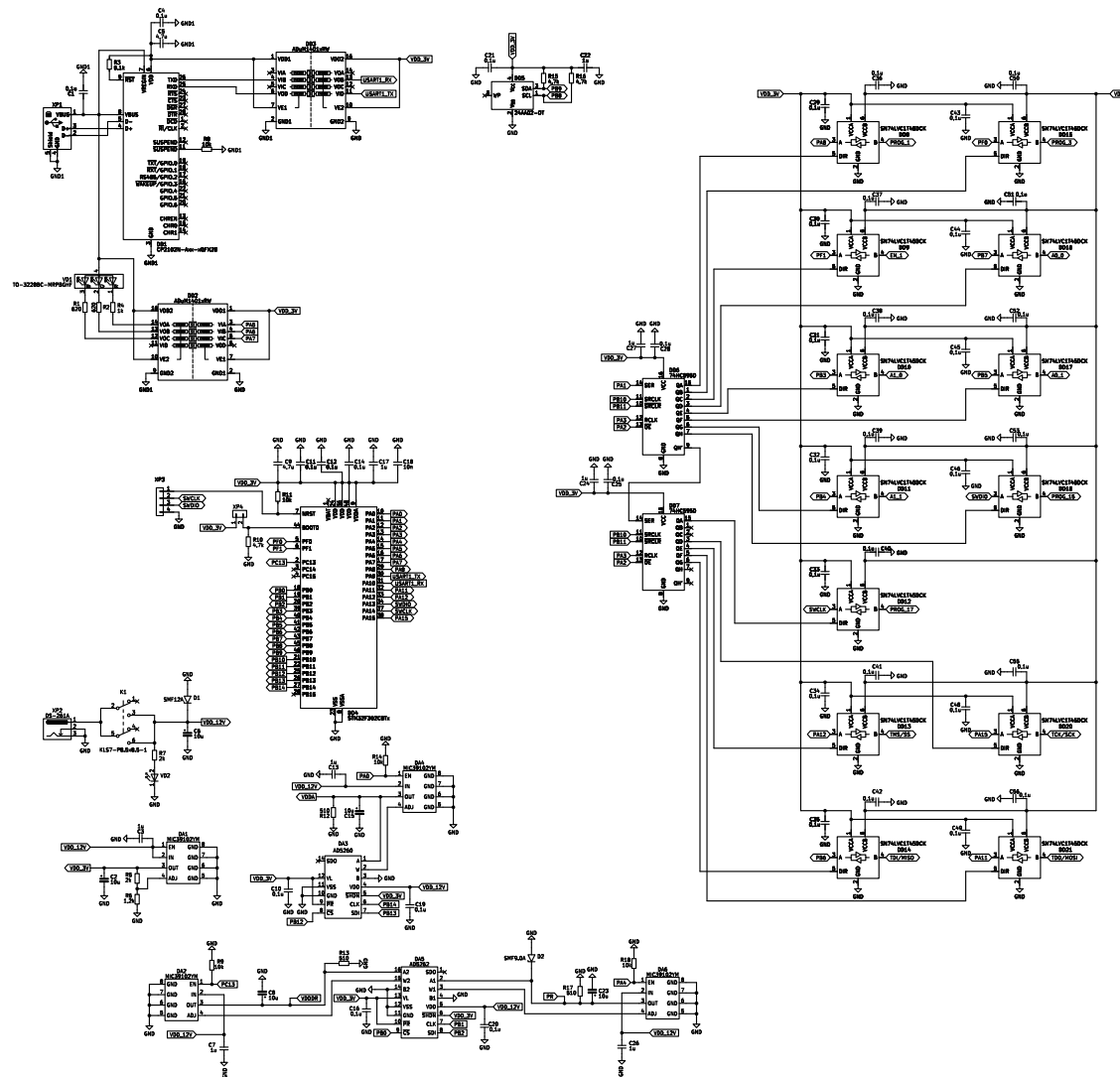


Рисунок 4. Электрическая схема отладочной платы КФС.441461.195

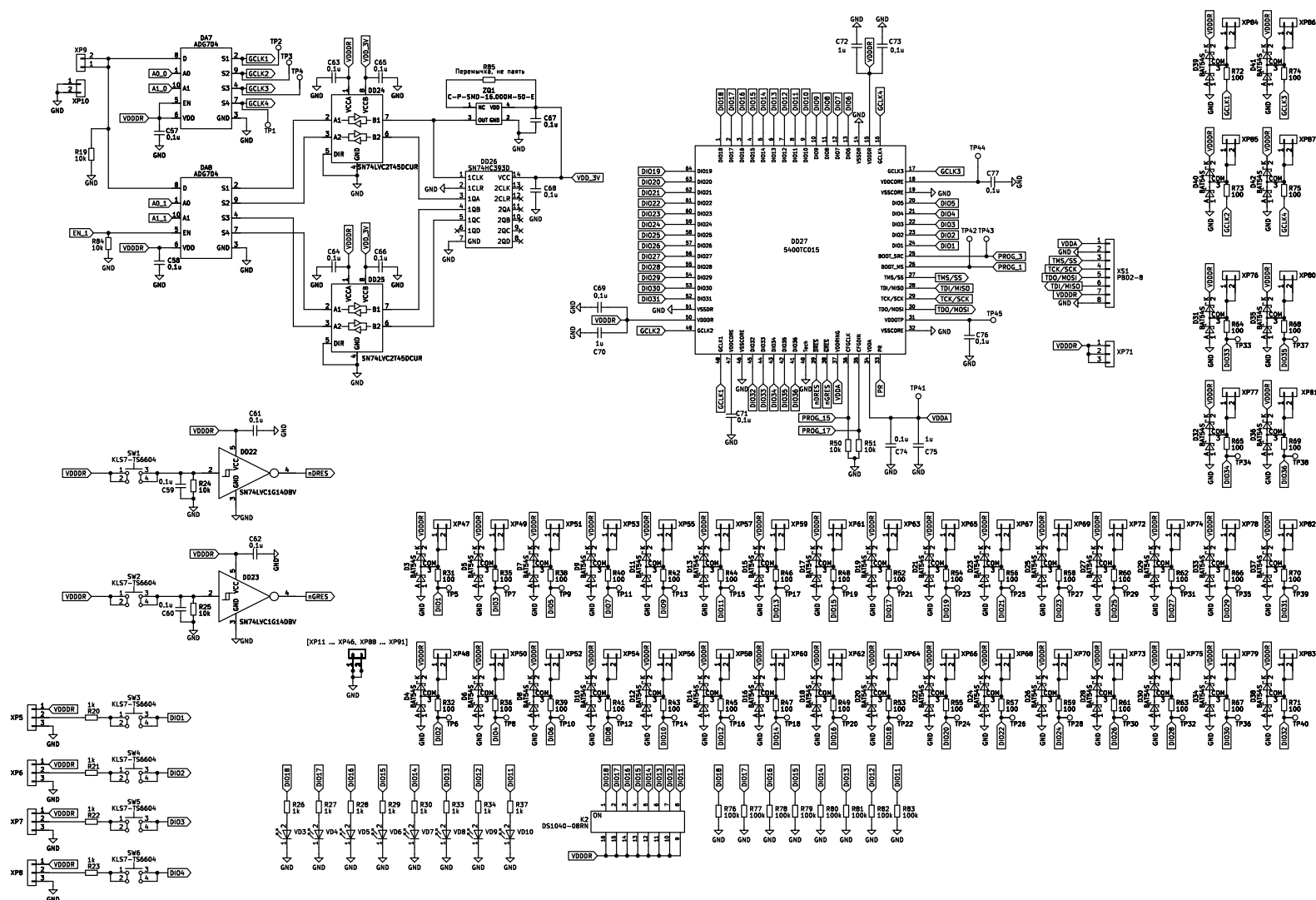


Рисунок 5. Электрическая схема отладочной платы КФЦС.441461.195 (продолжение)

Основные разделы DCSProg-6

Помощь

- «Информация о отладочном комплекте» – позволяет узнать версию ПО DCSProg-6, отладочной платы, программатора, программы программатора и серийный номер программатора.
- «Обновить ПО» – обновление программного обеспечения программатора.

Микросхема

- «Загрузить файл несжатого образа ПЛИС» – выбор несжатого образа для последующей загрузки в энергозависимую память (далее SOFT режим).
- «Загрузить файл сжатого образа ПЛИС» – выбор сжатого образа для последующей загрузки в энергонезависимую память (далее HARD режим).
- «Записать ОЗУ в ПЛИС несжатый образ» – запись образа в энергозависимую память.
- «Записать в ПЗУ ПЛИС сжатый образ» – запись образа в энергонезависимую память.
- «Настройка цифровой конфигурационной памяти» – позволяет производить настройку системы тактирования (D<7:0>) и статически конфигурируемых выводов DIO1, DIO5, DIO9, DIO13, DIO17, DIO21, DIO25, DIO29, DIO33 (D<16:8>).

VDD

- «VDDA» – изменение напряжения питания ПЛИС. По умолчанию 5,0 В.
- «VDDR» – изменение напряжения питания цифровой части ПЛИС. По умолчанию 3,3 В. Допускается подавать VDDR=2,5 В...5,0 В при любом напряжении питания VDDA.

Режим

- «HARD режим» – переключение режима работы микросхемы в «HARD».
- «SOFT режим» – переключение режима работы микросхемы в «SOFT». Данный режим установлен по умолчанию.
- «SPI режим» – режим для совместной работы микросхемы ПЛИС с микросхемой ПЗУ 5400PT015.

Подробнее см. раздел «Переключение режимов работы».

GCLK

- «Частота» – выбор значения частоты 2, 4, 8, 16 МГц. По умолчанию 16 МГц.
- «Направление» – выбор вывода GCLK1-GCLK4 на который подается частота. По умолчанию GCLK1.
- «Выкл. внешнюю частоту» – выключение генератора.

Подробнее см. раздел «Тактирование»

5400PT015

- «Сформировать прошивку из сжатого образа» – создание прошивки для микросхемы памяти 5400PT015 из сжатого образа ПЛИС.
- «Сформировать прошивку из несжатого образа» – создание прошивки для микросхемы памяти 5400PT015 из несжатого образа ПЛИС.

Подробнее см. раздел «Создание конфигурации для микросхемы памяти 5400PT015».

Конфигурационная память

В данном меню можно записать в ПЗУ конфигурационной памяти биты настройки, отвечающие за формат образа, загружаемого по интерфейсу SPI в режиме Self-Programmer и настроить режим скрабирования памяти.

Регистр	Описание
RAW	Формат прошивки, используемый при загрузке в режиме Self-Programmer по SPI 0 – сжатый образ (по умолчанию). 1 – несжатый образ.
SCRUB	Настройка скрабирования памяти: [2]: 1 – разрешено / 0 – запрещено. [1]: 1 – несжатый / 0 – сжатый. [0] источник данных: 1 – SPI / 0 – встроенное ПЗУ.

- «Прожечь бит TECH_ROM.RAW» – Изменение формата прошивки, используемого при загрузке в режиме Self-Programmer по интерфейсу SPI на несжатый образ.
- «Режимы скрабирования памяти»
 - «Прожечь бит SCRUB.ENABLE» – включение режима скрабирования памяти.
 - «Прожечь бит SCRUB.RAW» – установка работы с несжатым образом.
 - «Прожечь бит SCRUB.SPI» – установка SPI режима.

Важно! Нельзя использовать конфигурации, в которых тип образа ПЛИС в регистрах RAW и SCRUB различаются.

Запрещенные конфигурации

RAW	SCRUB		
	[2]	[1]	[0]
0	1	1	1
1	1	0	X
X	1	1	0
где X – любое значение			

Тактирование

На отладочной плате установлен генератор с максимальной частотой 16 МГц. По умолчанию он работает с частотой 16 МГц, подаваемой на вывод GCLK1. В программе DCSProg можно изменить частоту на одно из значений (2, 4, 8, 16 МГц) и выбрать, на какой из выводов (GCLK1–GCLK4) она будет подана. Текущая частота выводится на контакт GEN (Рисунок 1, позиция 6).

Если необходимо использовать внешний источник тактового сигнала, его можно подключить через вывод GEN (Рисунок 1, позиция 6), предварительно отключив встроенный генератор в DCSProg, выбрав опцию «GCLK» – «Выкл. внешнюю частоту». После подключения внешнего источника сигнал будет подаваться напрямую.

Общая информация

Образ программы, загружаемый в ПЛИС, может быть представлен в двух форматах: сжатом и несжатом.

Несжатый формат включает 676 x 678 + 8 + 9 бит данных, которые передаются в ПЛИС непрерывным потоком напрямую в ОЗУ и используется только в режиме «SOFT». Однако из-за большого размера несжатого образа его невозможно записать во внутреннее ПЗУ микросхемы.

Сжатый формат создается на основе несжатого и позволяет настроить внутреннее ПЗУ для работы в режиме «HARD». Прошивка ПЗУ возможна только с использованием сжатого образа.

8 дополнительных бит отвечают за настройку системы тактирования ПЛИС, а 9 бит — за конфигурацию статических выводов ПЛИС.

Биты	Описание	
676 * 678	Образ ПЛИС	
1:0	Настройка FROM_PAD_CLK1	
	[0]	драйвер КП: «0» – RC генератор, «1» – ПЛИС
	[1]	драйвер ПЛИС: «0» – внешний, «1» – RC генератор
3:2	Настройка FROM_PAD_CLK2	
5:4	Настройка FROM_PAD_CLK3	
7:6	Настройка FROM_PAD_CLK4	
16:8	Настройка IO. «0» – вход, «1» – выход	
	[8]	направление на выводе DIO1
	[9]	направление на выводе DIO5
	[10]	направление на выводе DIO9
	[11]	направление на выводе DIO13
	[12]	направление на выводе DIO17
	[13]	направление на выводе DIO21
	[14]	направление на выводе DIO25
	[15]	направление на выводе DIO29
	[16]	направление на выводе DIO33

Настройка цифровой конфигурационной памяти

Конфигурационная память может работать в одном из двух режимов:

- Режим считывания конфигурационной памяти из ОЗУ (далее режим «SOFT» - PR = 1,5 В)
- Режим считывания конфигурационной памяти из ПЗУ (далее режим «HARD» - PR = 0 В)

Настройку тактирования системы и статически конфигурируемых выводов можно выполнить в DCSProg. Для этого выберите «Микросхема» – «Настройка цифровой конфигурационной памяти». Откроется диалоговое окно, где можно установить необходимые биты.

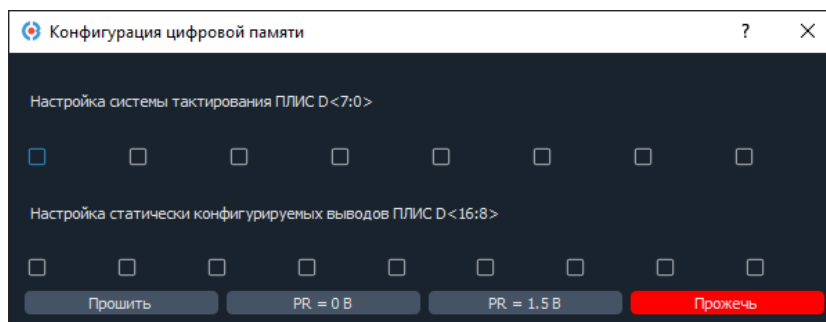


Рисунок 6. Меню настройки цифровой конфигурационной памяти

По умолчанию цифровая конфигурационная память работает в режиме «HARD».

Для новой конфигурации:

1. Установите требуемые биты настройки D<7:0> и D<16:8>.
2. Нажмите «PR = 1,5 В» для принудительного перевода цифровой конфигурационной памяти в режим «SOFT».
3. Нажмите кнопку «Прогнать».

После этого конфигурационная память будет работать в режиме «SOFT» с установленными настройками. Данный режим предназначен для отладки.

Для записи в ПЗУ нажмите «Прожечь» – режим «HARD».

Конфигурационная цифровая память является однократно программируемой. После нажатия кнопки «Прожиг» изменение конфигурации невозможно.

Важно! При работе конфигурационной памяти в режиме «SOFT» (PR = 1,5 В) микросхема потребляет около 200 мА, а также происходит разогрев микросхемы регулятора напряжения на отладочной плате. Продолжительная работа в этом режиме не рекомендуется. Режим предназначен только для отладки памяти. После отладки необходимо перевести конфигурационную память в режим «HARD». Для этого в DCSProg нажмите «Микросхема» – «Настройка цифровой конфигурационной памяти» и в открывшемся окне нажмите «PR = 0 В».

Переключение режимов работы

При включении отладочного комплекта микросхема по умолчанию работает в режиме «SOFT».

Для смены режима в DCSProg необходимо нажать «Режим» и выбрать нужный режим работы. Доступны следующие режимы: «SOFT», «HARD», «SPI».

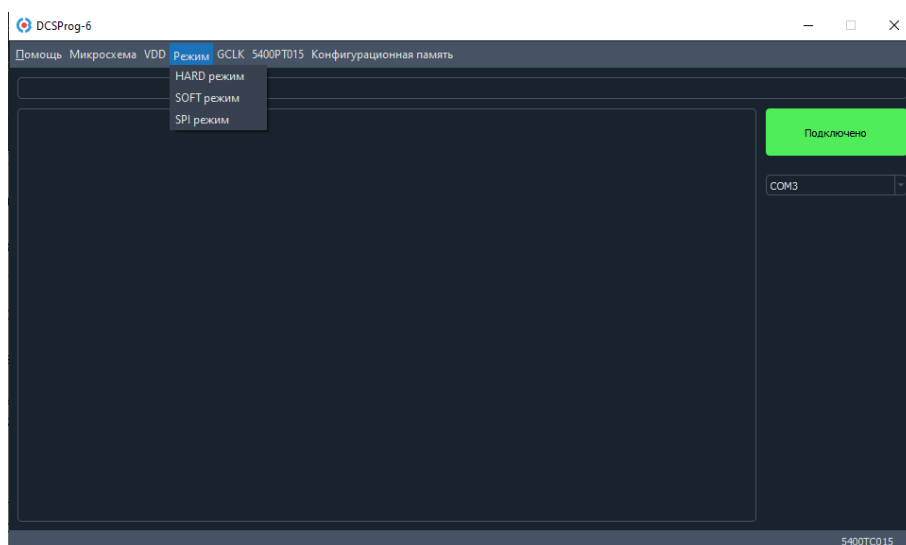


Рисунок 7. Выбор режима работы микросхемы в DCSProg

Режим «SOFT»: чтение несжатого образа из ОЗУ. При отключении питания все данные в ОЗУ будут стерты. Этот режим предназначен для отладки программ и работает по умолчанию при включении отладочного комплекта.

Режим «HARD»: чтение сжатого образа из ПЗУ.

Режим «SPI»: микросхема работает как «ведущее устройство», передавая код инструкции и адресные биты по линии MOSI «ведомому». Этот режим используется для загрузки конфигурации из микросхемы памяти 5400PT015, которая должна быть подключена к выводам EXT_MEM (Рисунок 1, позиция 7).

Создание конфигурации для микросхемы памяти 5400PT015

ПО DCSProg позволяет создать прошивку для микросхемы памяти 5400PT015.

1. Сформируйте файл сжатого или несжатого образа. Более подробную информацию можно найти в разделе «Руководство пользователя X-CAD».
2. Нажмите «Микросхема» – «Загрузить файл сжатого образа ПЛИС» или «Загрузить файл несжатого образа ПЛИС» выберите нужный файл в открывшемся окне.

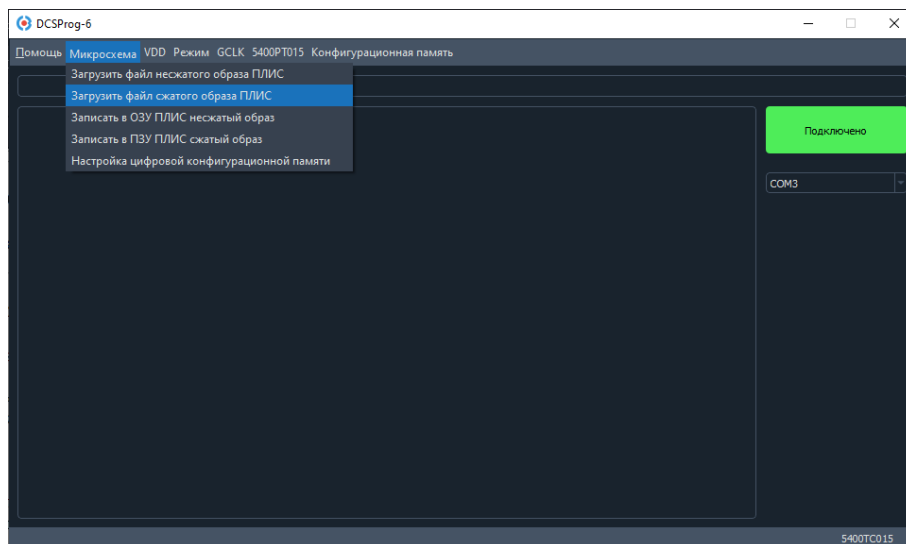


Рисунок 8. Выбор файла в DCSProg

После успешного добавления, в окне DCSProg будет указан выбранный файл и путь до него.

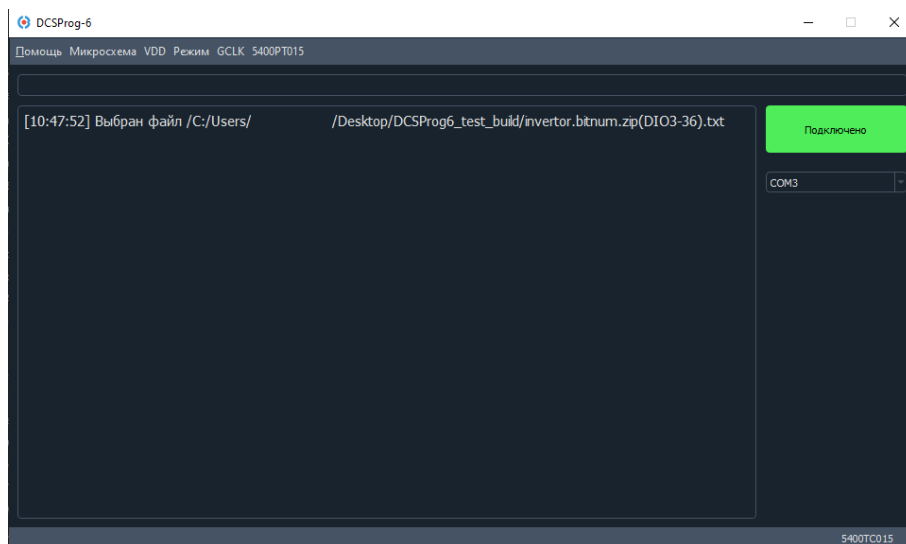


Рисунок 9. Сообщение что файл выбран

3. Нажмите «5400PT015» – «Сформировать прошивку из сжатого образа» или «5400PT015» – «Сформировать прошивку из несжатого образа»

После успешного создания файлов в DCSProg появится сообщение.

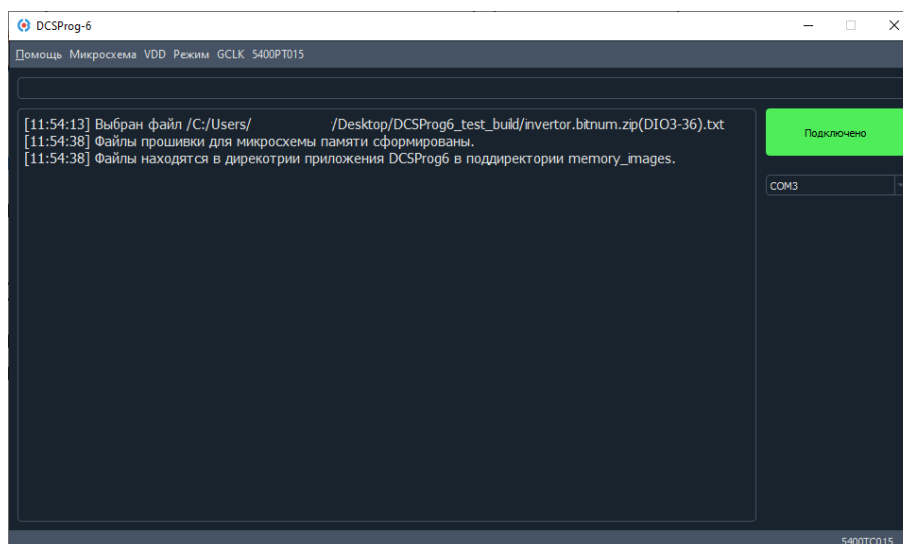


Рисунок 10. Сообщение о успешном создании файлов прошивки

Необходимые файлы для последующей загрузки в микросхему 5400PT015 будут расположены в директории DCSProg /memory_images/.

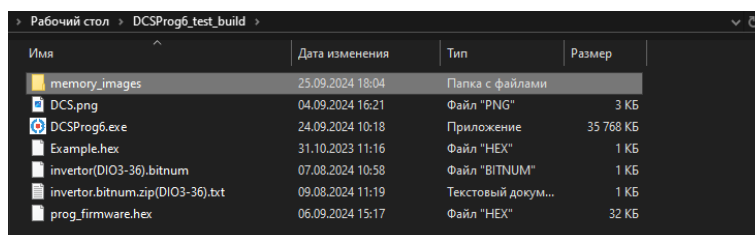


Рисунок 11. Расположение файлов прошивки в папке DCSProg

В случае если зашивка создается из сжатого образа, то файлы расположены в директории memory_images/compressed.

Если зашивка создается из несжатого образа, то файлы будут расположены в директории memory_images/raw.

Поскольку микросхема ПЛИС обладает большим объемом памяти, чем микросхема 5400PT015, при создании прошивки из сжатого образа будут сформированы два файла (IC1.txt и IC2.txt), из несжатого 4 файла (IC1.txt – IC4.txt).

Для загрузки программы в ПЛИС из внешней микросхемы памяти 5400PT015 потребуется 2 микросхемы памяти для загрузки в режим «HARD» и 4 микросхемы памяти для загрузки в режим «SOFT».

Подробнее по программированию микросхемы памяти смотрите в документации на 5400PT015.

Загрузка конфигурации и программирование ПЛИС с помощью внешней памяти 5400PT015

Микросхема ПЛИС позволяет взаимодействовать с внешней микросхемой памяти по SPI интерфейсу.

Для загрузки конфигурации из микросхемы памяти необходимо:

1. Подключить выводы микросхемы памяти к выводам EXT_MEM (Рисунок 1, позиция 7) отладочной платы ПЛИС.
2. Выбрать «Режим» – «SPI режим» в DCSProg.
3. Нажать кнопку nDRES на отладочной плате ПЛИС.

После этого прошивка из микросхемы памяти будет загружена в ОЗУ ПЛИС.

Программирование микросхемы в режиме SOFT

1. Сформируйте файл несжатого образа с расширением .bitnum. Более подробную информацию можно найти в документации «Руководство пользователя X-CAD».
2. Нажмите «Микросхема» – «Загрузить файл несжатого образа ПЛИС» и выберите нужный файл в открывшемся окне.

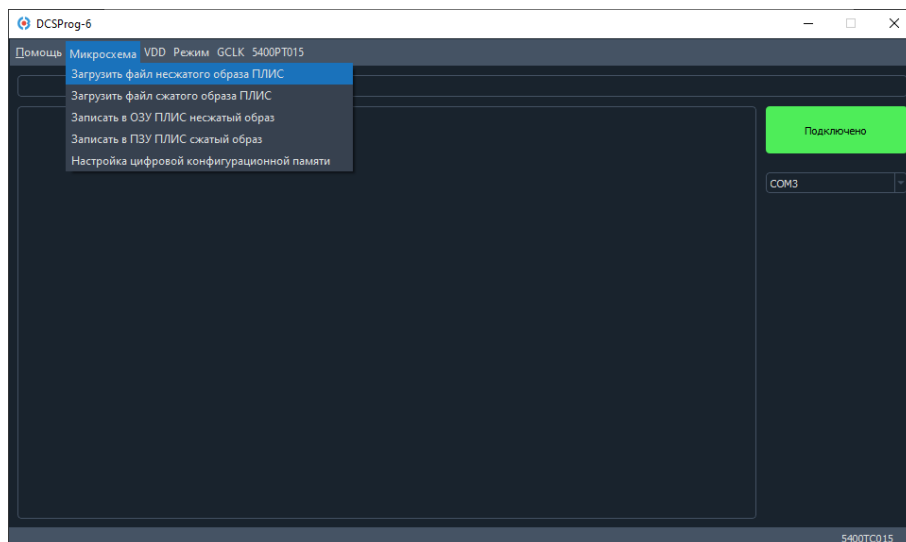


Рисунок 12. Загрузка несжатого образа

После успешного добавления в окне DCSProg отобразится выбранный файл и путь к нему.

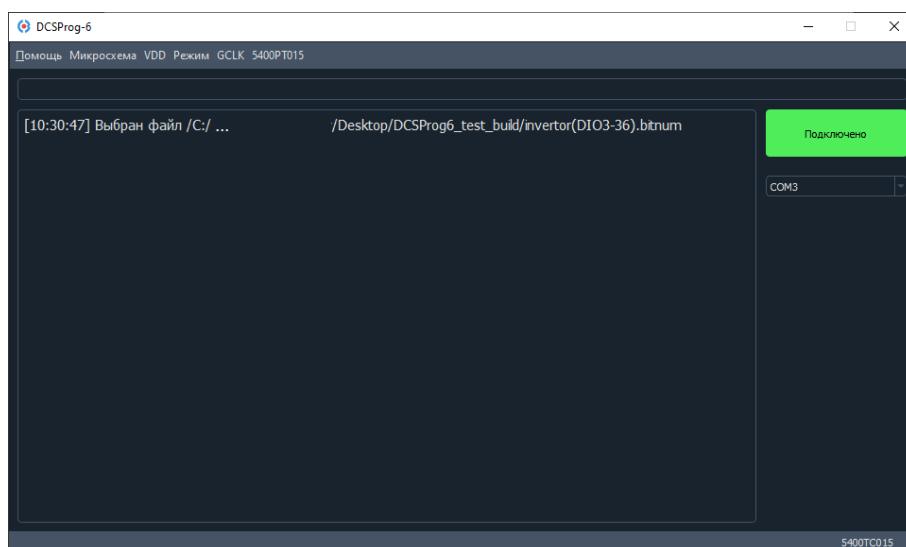


Рисунок 13. Сообщение что файл выбран

3. Далее нажмите «Микросхема» – «Записать в ОЗУ ПЛИС несжатый образ».

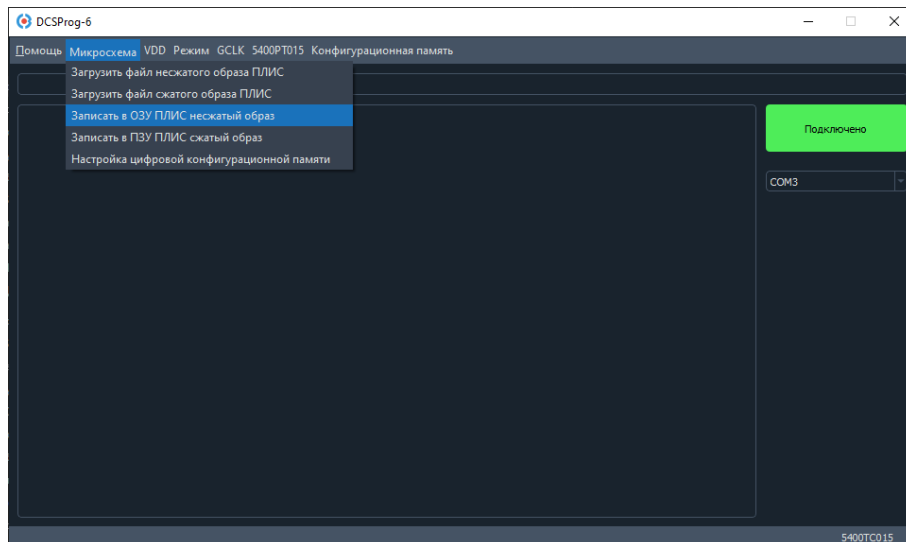


Рисунок 14. Запись в ОЗУ несжатого образа

После успешного программирования в DCSProg появится сообщение «ПЛИС запрограммирована в режиме SOFT».

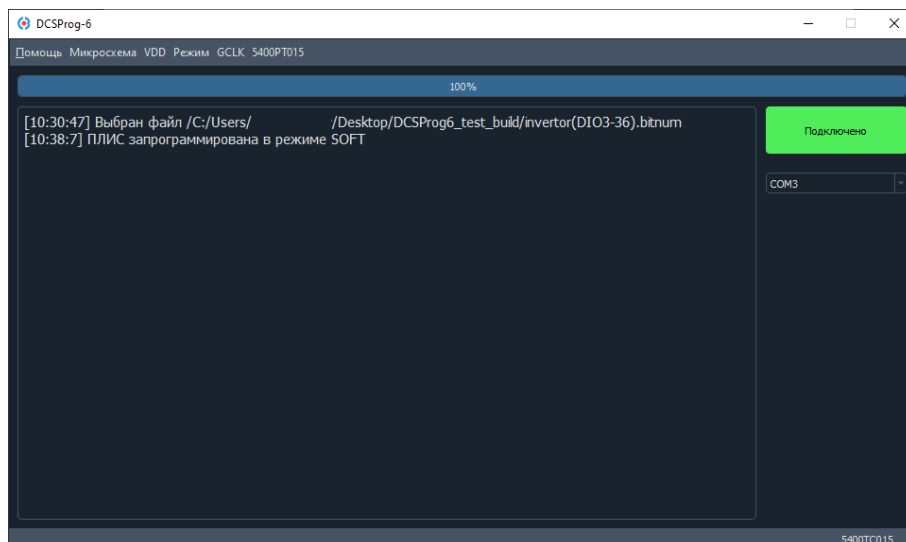


Рисунок 15. Сообщение об успешном программировании

Пример тестовой прошивки

В качестве примера тестовой прошивки приведен счетчик, управляющий и переключающий последовательно восемь выходов: DIO36, DIO35, DIO34, DIO33, DIO32, DIO31, DIO30, DIO29, начиная с младшего бита соответственно. Тактовый сигнал задается на вход GCLK1. Сигнал сброса, активного по низкому уровню, на вход DIO2. Для отладки проекта повторить шаги 2, 3 пункта «Программирование микросхемы в режиме SOFT».

```

counter_tb.v counter.inout.tcd
module counter (
    input wire clk,          // Тактовый сигнал
    input wire rst_n,        // Сброс по активному низкому уровню
    output reg [7:0] out     // Восемь выходов
);
    reg [2:0] counter;       // 3-битный счётчик

    always @(posedge clk or negedge rst_n) begin
        if (!rst_n) begin
            counter <= 3'b000; // Сброс счётчика
            out <= 8'b0000_0001; // Включен только первый выход
        end else begin
            counter <= counter + 1; // Увеличение счётчика
            if (counter == 3'b000)
                out <= 8'b0000_0001; // Первый выход
            else if (counter == 3'b001)
                out <= 8'b0000_0010; // Второй выход
            else if (counter == 3'b010)
                out <= 8'b0000_0100; // Третий выход
            else if (counter == 3'b011)
                out <= 8'b0000_1000; // Четвёртый выход
            else if (counter == 3'b100)
                out <= 8'b0001_0000; // Пятый выход
            else if (counter == 3'b101)
                out <= 8'b0010_0000; // Шестой выход
            else if (counter == 3'b110)
                out <= 8'b0100_0000; // Седьмой выход
            else if (counter == 3'b111)
                out <= 8'b1000_0000; // Восьмой выход
        end
    end
end

```

Рисунок 16. Модуль счетчика

```

counter_tb.v counter.inout.tcd
`timescale 1us/1ns
module counter_tb;
    reg clk;
    reg rst_n;
    wire [7:0] out;

    // Инстанцируем модуль счётчика
    counter uut (
        .clk(clk),
        .rst_n(rst_n),
        .out(out)
    );

    // Генерация тактового сигнала
    initial clk = 0;
    always #5 clk = ~clk; // Период 10 единиц времени

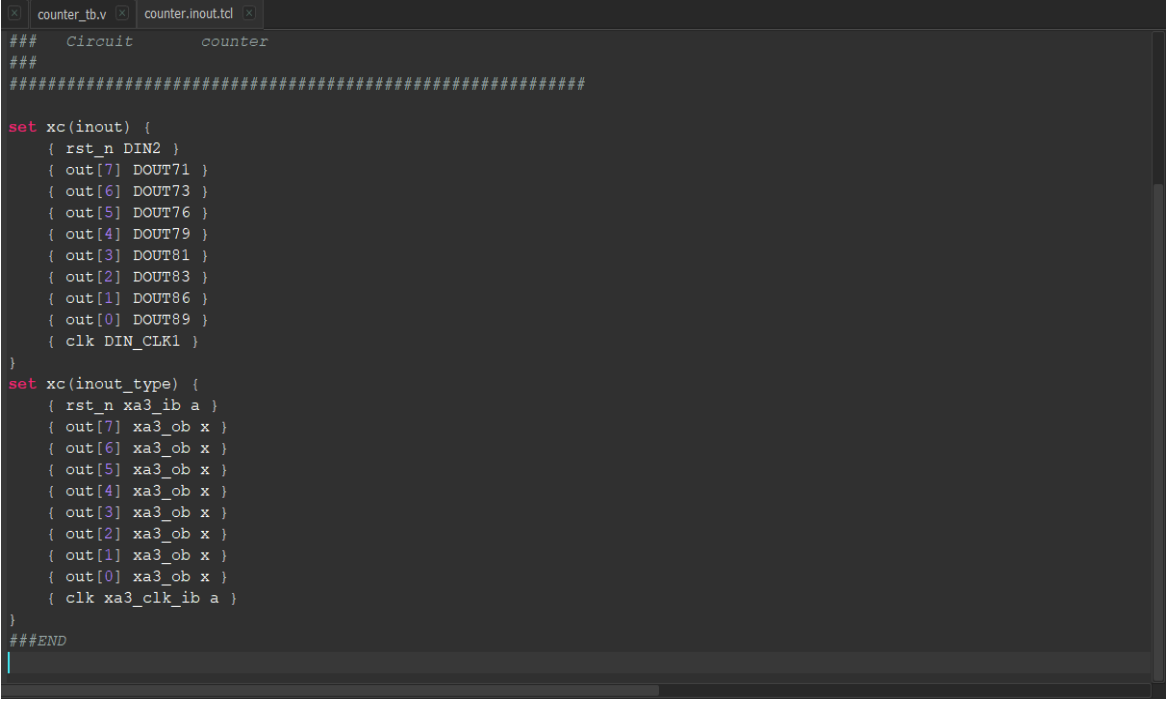
    initial begin
        $dumpfile("out.vcd");
        $dumpvars(0, counter_tb);
        rst_n = 0;
        #15 rst_n = 1; // Снять сброс через 15 единиц времени

        #37 rst_n = 0;
        #5 rst_n = 1;

        #200 $finish; // Остановка симуляции
    end
end

```

Рисунок 17. Тестбенч для модуля



```
## Circuit counter
##
#####

set xc(inout) {
  { rst_n DIN2 }
  { out[7] DOUT71 }
  { out[6] DOUT73 }
  { out[5] DOUT76 }
  { out[4] DOUT79 }
  { out[3] DOUT81 }
  { out[2] DOUT83 }
  { out[1] DOUT86 }
  { out[0] DOUT89 }
  { clk DIN_CLK1 }
}

set xc(inout_type) {
  { rst_n xa3_ib a }
  { out[7] xa3_ob x }
  { out[6] xa3_ob x }
  { out[5] xa3_ob x }
  { out[4] xa3_ob x }
  { out[3] xa3_ob x }
  { out[2] xa3_ob x }
  { out[1] xa3_ob x }
  { out[0] xa3_ob x }
  { clk xa3_clk_ib a }
}

##END
```

Рисунок 18. Файл размещения контактных площадок

Программирование микросхемы в режиме HARD

1. Сформируйте файл сжатого образа с расширением .txt. Более подробную информацию можно найти в документации «Руководство пользователя X-CAD».
2. Нажмите «Микросхема» – «Загрузить файл сжатого образа ПЛИС» и выберите нужный файл в открывшемся окне.

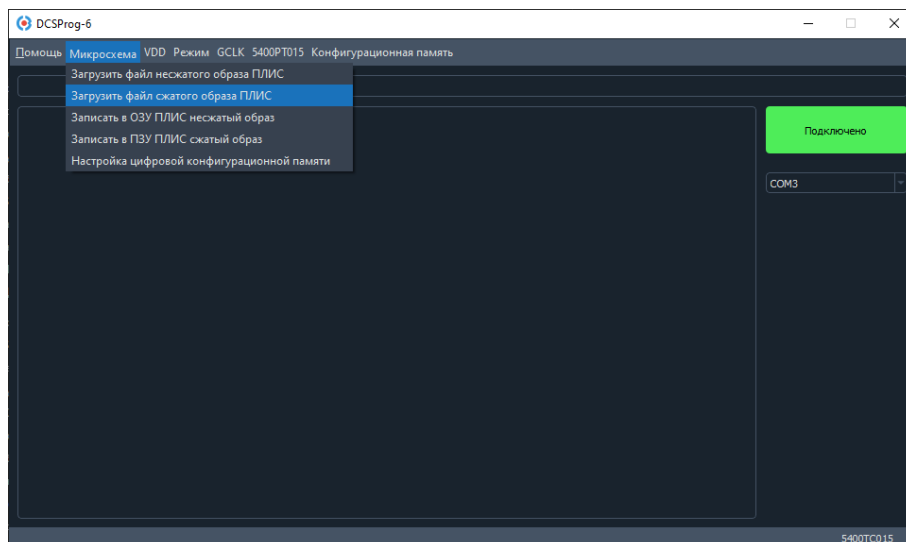


Рисунок 19. Загрузка сжатого образа

После успешного добавления, в окне DCSProg будет указан выбранный файл и путь до него.

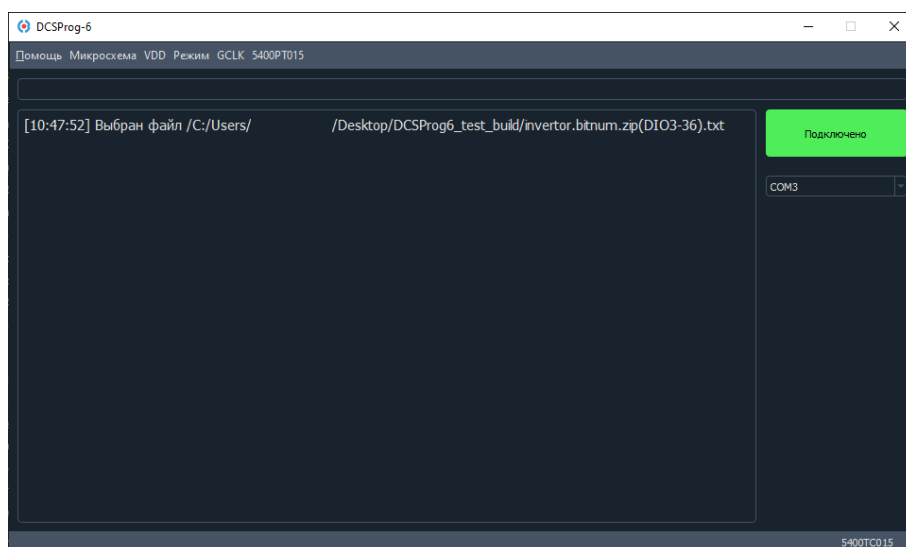


Рисунок 20. Сообщение что файл выбран

3. Далее нажмите «Микросхема» – «Записать в ПЗУ ПЛИС сжатый образ».

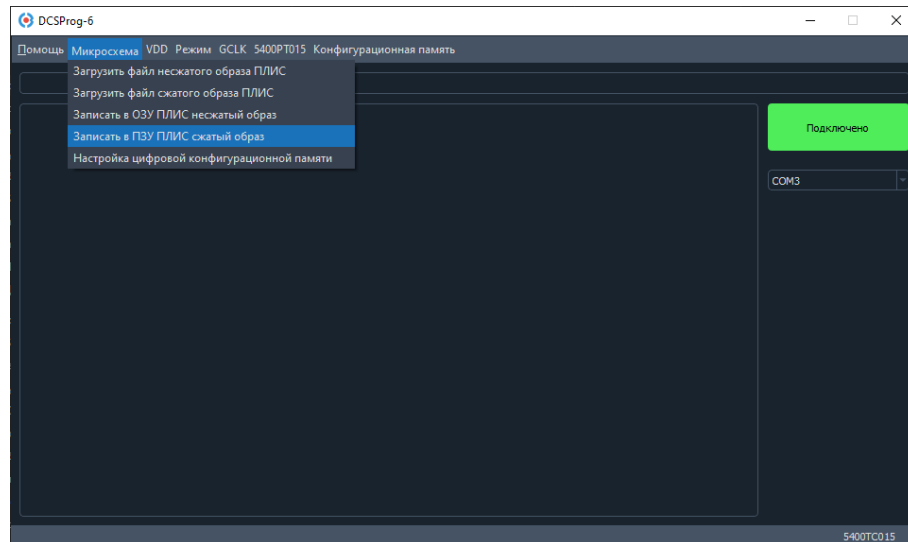


Рисунок 21. Запись в ПЗУ сжатого образа

После успешного программирования в DCSProg появится сообщение «ПЛИС запрограммирована в режиме HARD».

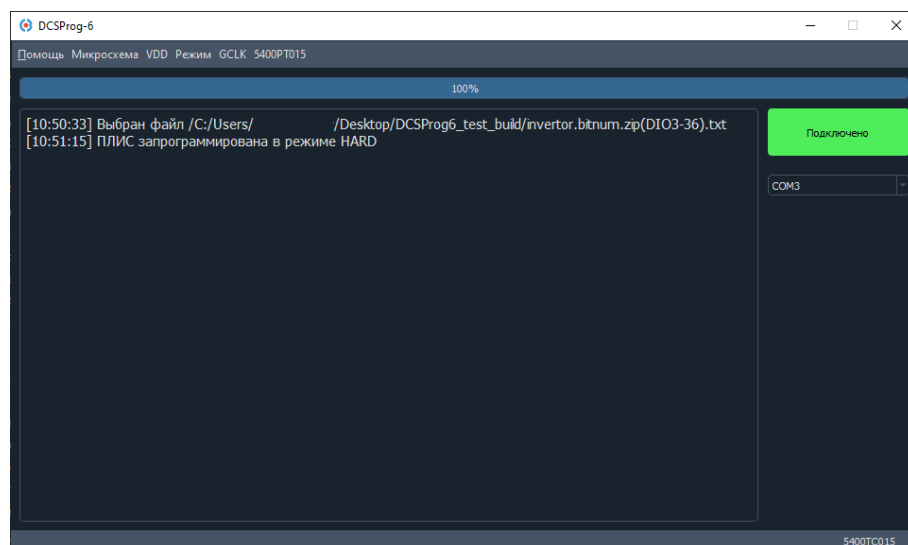


Рисунок 22. Сообщение о успешном программировании

При загрузке прошивки в режиме «SOFT» время загрузки остается неизменным, независимо от размера прошивки. В режиме «HARD» время загрузки зависит от размера прошивки.

Обновление программного обеспечения

Текущую версию программного обеспечения можно узнать через меню «Помощь» – «Информация об отладочном комплекте», пункт «Версия программы».



Рисунок 23. Отображение информации о отладочном комплекте

Для обновления необходимо воспользоваться опцией «Помощь» – «Обновить ПО». Процесс обновления выполняется с использованием файла `prog_firmware.hex`, который должен находиться в корневой директории программы DCSProg. Если файл отсутствует или имеет некорректное имя, в диалоговом окне будет отображено сообщение об ошибке обновления.

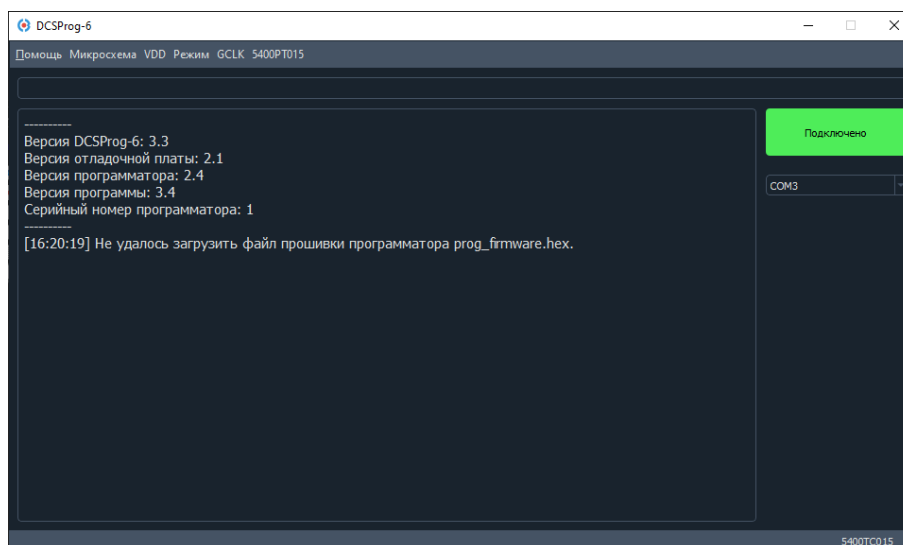


Рисунок 24. Сообщение о неудачном обновлении

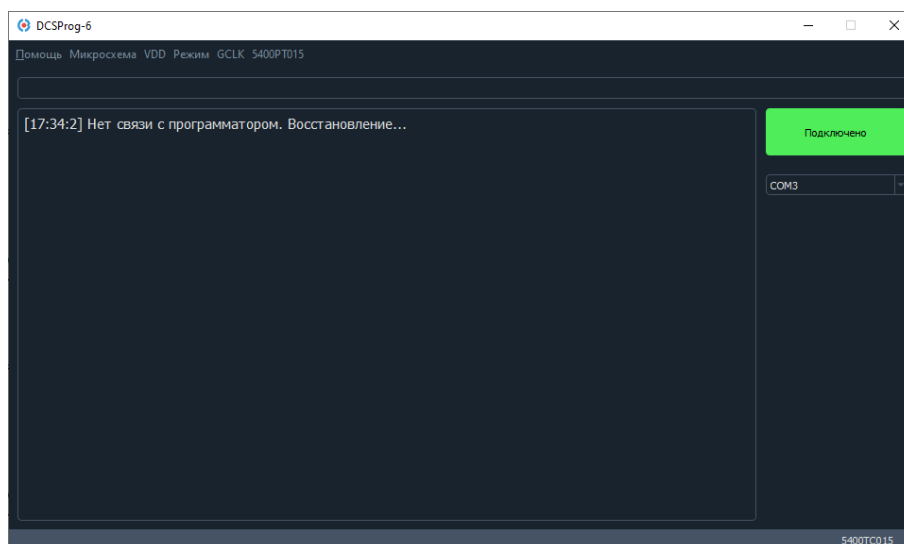
Как правило, установленная версия программы актуальна и обновление требуется лишь в случае критических сбоев. Файлы для обновления предоставляются технической поддержкой по запросу на электронную почту. support@dcsoyuz.ru

Важно! Во время обновления прошивки запрещено закрывать приложение DCSProg, отключать питание отладочного комплекта или отключать отладочный комплект от ПК. Это приведет к некорректной загрузке ПО. При этом после некорректного обновления повторно загрузить файл обновления будет невозможно. В случае ошибки обновления в DCSProg будет отображена ошибка. Свяжитесь с нами по почте support@dcsoyuz.ru если вы столкнулись с ошибкой обновления.

Ошибки и их решение

«Нет связи с программатором. Восстановление...»

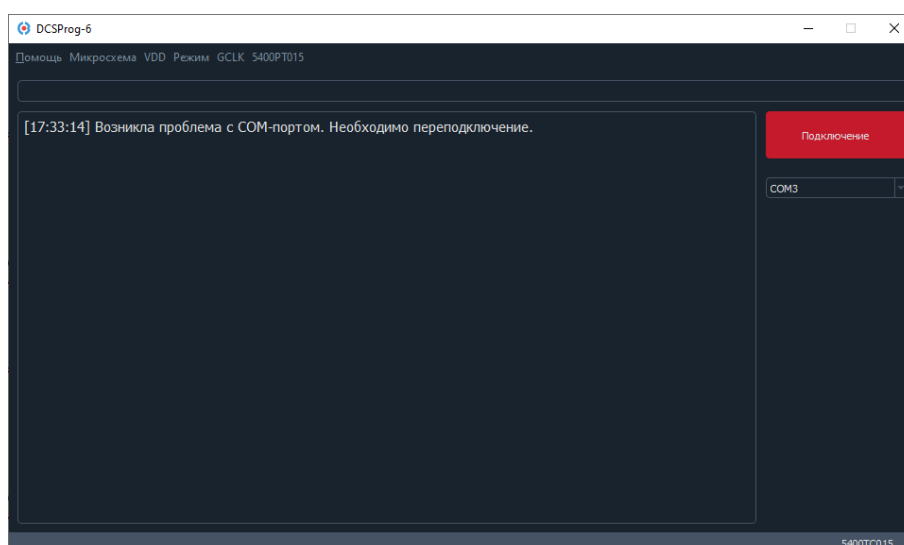
Решение: проверьте питание отладочного комплекта. Зеленый светодиод должен светиться, указывая на наличие питания. Убедитесь, что блок питания и кабель исправны и не повреждены. Отключите питание отладочного комплекта, затем повторно подключите блок питания и включите устройство.

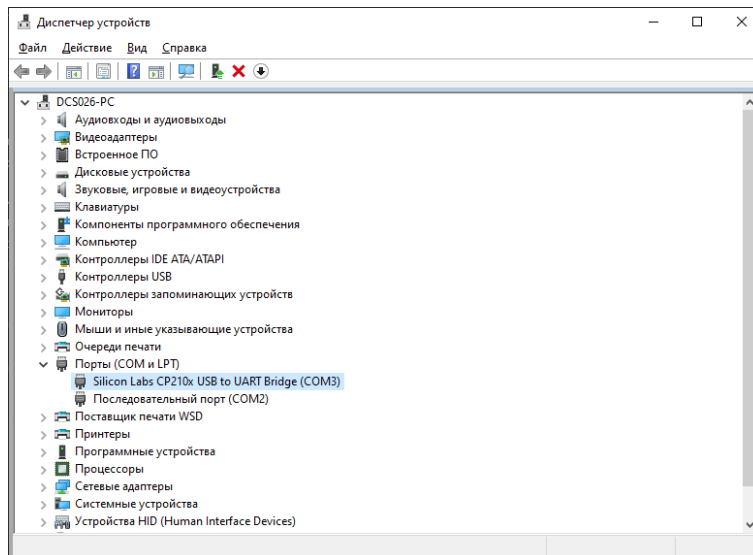


«Возникла проблема с COM-портом. Необходимо переподключение»

Решение: убедитесь, что выбран правильный COM-порт. Проверьте состояние кабеля подключения к ПК. Попробуйте повторно подключить отладочную плату к компьютеру или использовать другой USB-порт. Откройте «Диспетчер устройств» и проверьте корректную работу COM-порта и его номер. Убедитесь, что в DCSProg выбран тот же номер порта.

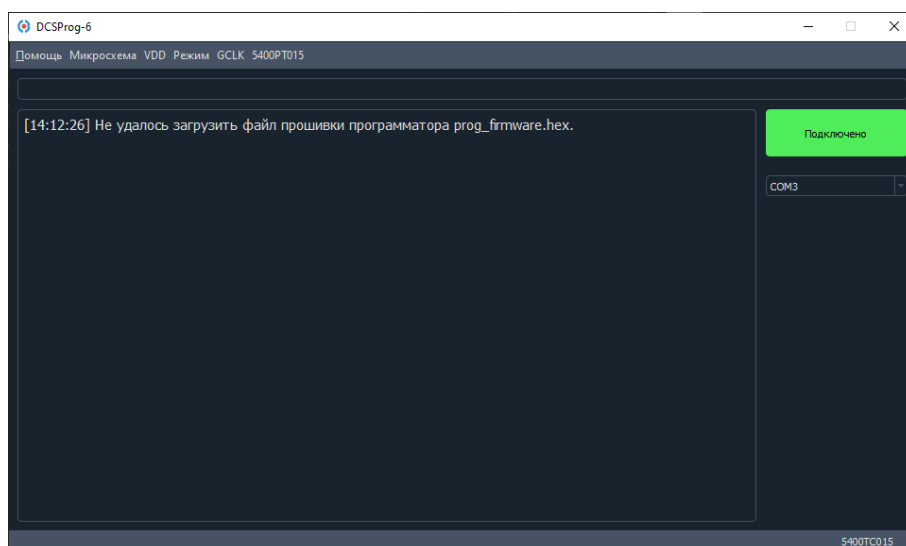
Если COM-порт не определяется должным образом, попробуйте установить или переустановить драйвера CP210x. Их можно скачать с сайта компании: dcsoyuz.ru в разделе «Программное обеспечение», или с сайта разработчика: <https://www.silabs.com/developers/usb-to-uart-bridge-vcp-drivers>.





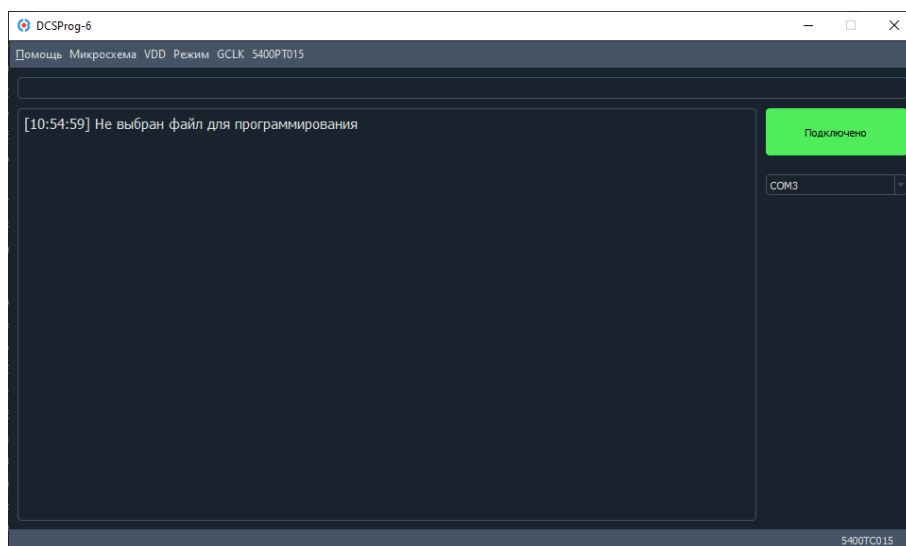
«Не удалось загрузить файл прошивки программатора prog_firmware.hex»

Решение: проверьте, что файл prog_firmware.hex расположен в корневой директории DCSProg. Убедитесь, что имя файла и его расширение указаны корректно.



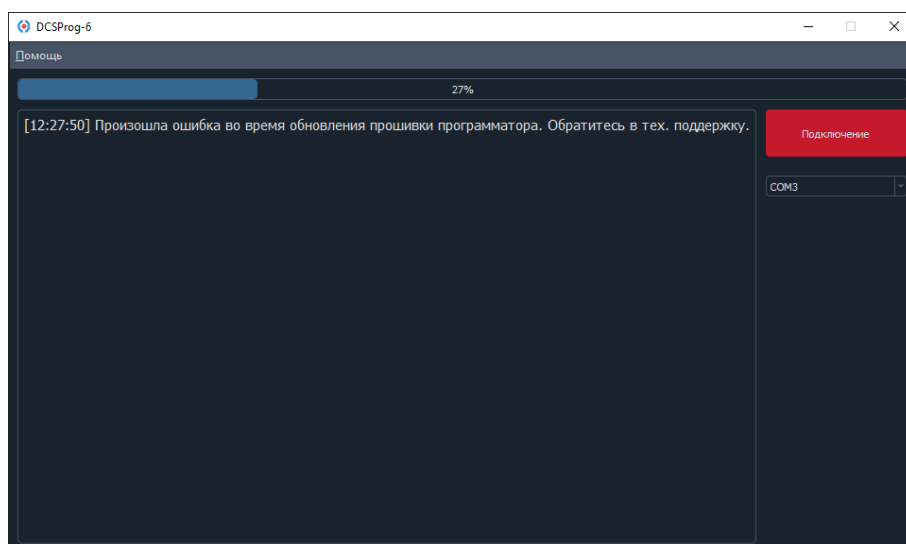
«Не выбран файл для программирования»

Решение: убедитесь, что файл для записи в ОЗУ или ПЗУ выбран. Необходимо учитывать, что файлы для записи в ОЗУ и ПЗУ имеют разное расширение.

«Произошла ошибка во время обновления прошивки программатора. Обратитесь в тех. поддержку.»

Эта ошибка возникает при обновлении ПО программатора, если во время процесса отключилось питание отладочного комплекта, он был отсоединен от ПК или программа DCSProg была закрыта.

Если ошибка появилась в DCSProg, повторные попытки обновления с помощью кнопки «Обновить ПО» не сработают. Пожалуйста, свяжитесь с нами по электронной почте support@dcsoyuz.ru, прежде чем предпринимать какие-либо действия.



Лист регистрации изменений

[illegible]